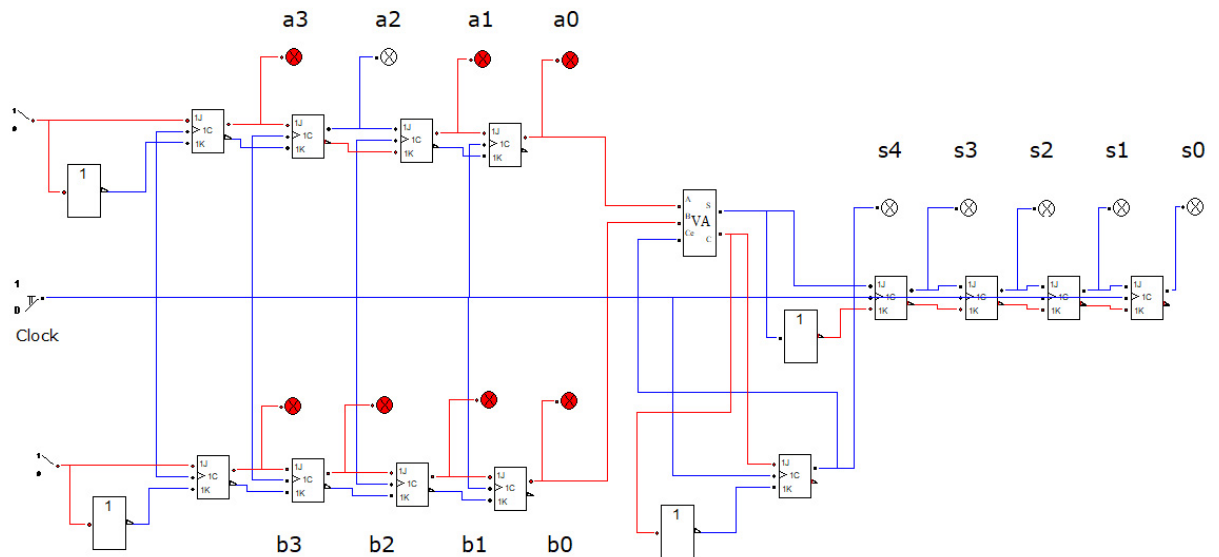


## Serieller Addierer für 4-stellige Dualzahlen

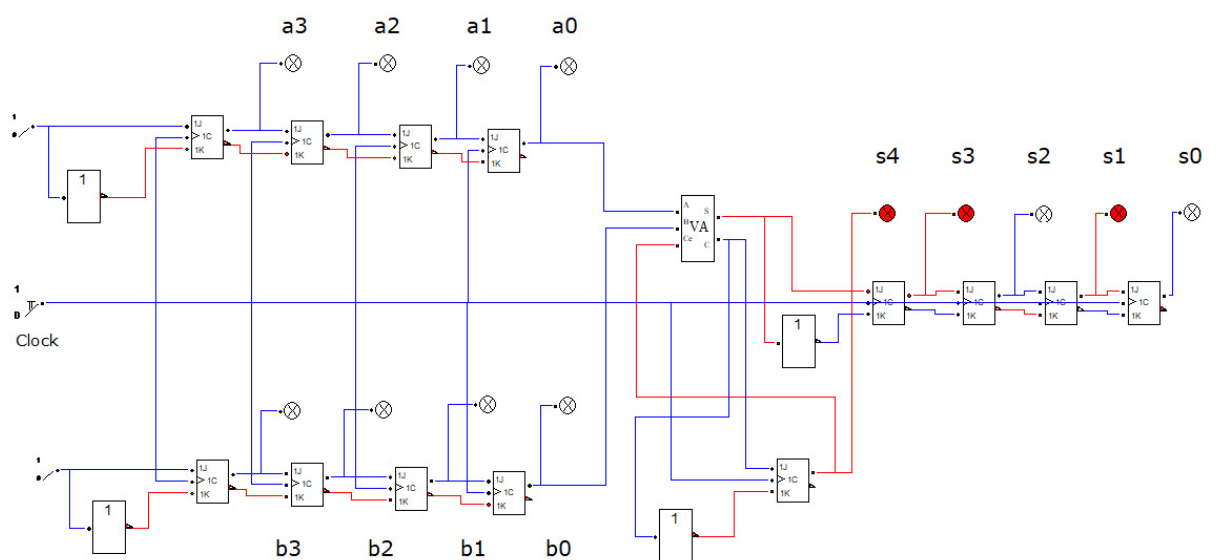
	a <sub>3</sub>	a <sub>2</sub>	a <sub>1</sub>	a <sub>0</sub>
+	b <sub>3</sub>	b <sub>2</sub>	b <sub>1</sub>	b <sub>0</sub>
<hr/>				
	s <sub>4</sub>	s <sub>3</sub>	s <sub>2</sub>	s <sub>1</sub>
			s <sub>1</sub>	s <sub>0</sub>

Anfangszustand: Die Eingaberegister sind mit Operanden 1011 und 1111 geladen.



### Serieller 4-Bit-Addierer

nach 4 Taktimpulsen steht das Ergebnis 11010 der Addition im Ausgaberegister:



### Serieller 4-Bit-Addierer