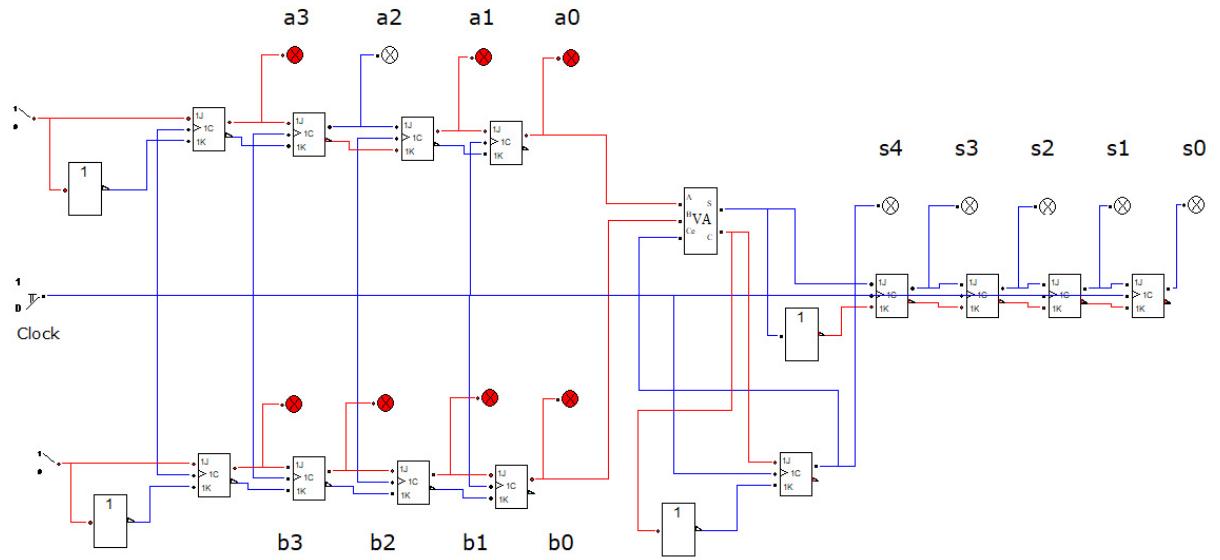


## Serieller Addierer für 4-stellige Dualzahlen

$$\begin{array}{r}
 & a_3 & a_2 & a_1 & a_0 \\
 + & b_3 & b_2 & b_1 & b_0 \\
 \hline
 s_4 & s_3 & s_2 & s_1 & s_0
 \end{array}$$

Anfangszustand: Die Eingaberegister sind mit Operanden 1011 und 1111 geladen.

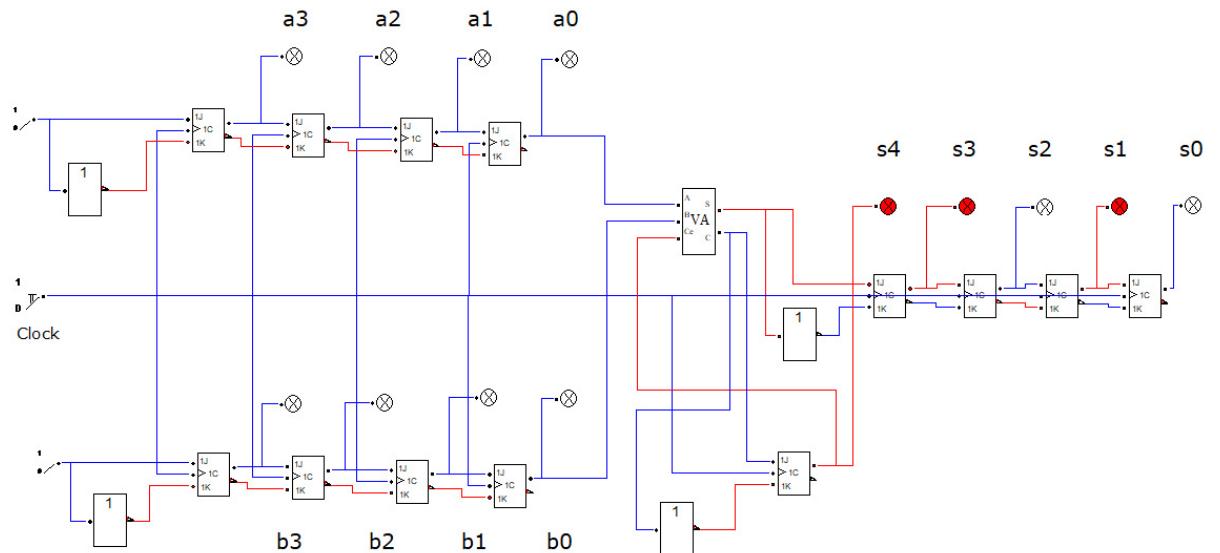
---



Serieller 4-Bit-Addierer

nach 4 Taktimpulsen steht das Ergebnis 11010 der Addition im Ausgaberegister:

---



Serieller 4-Bit-Addierer