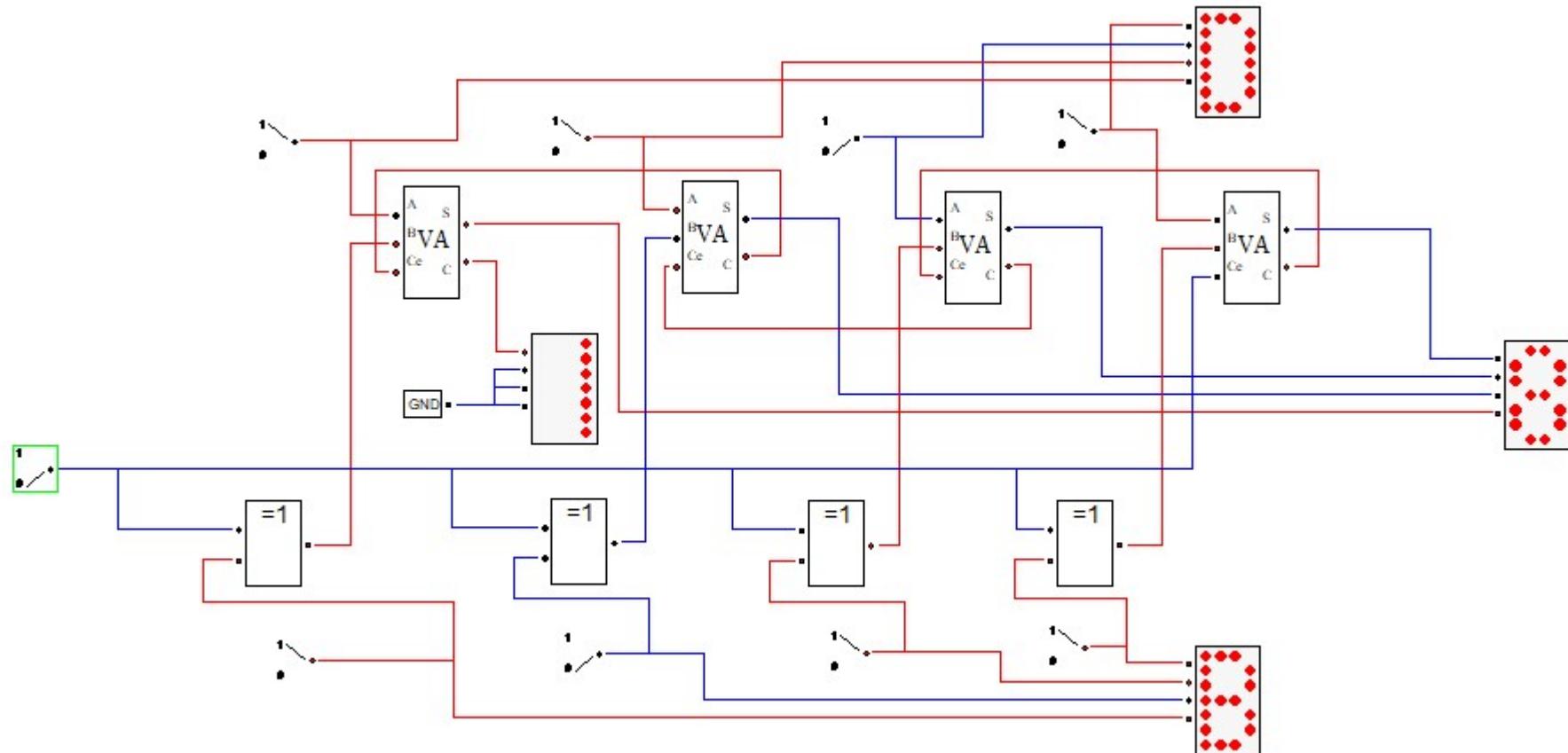


## 4-Bit-Paralleladdier mit Umschaltung auf 4-Bit-Parallelsubtraktion

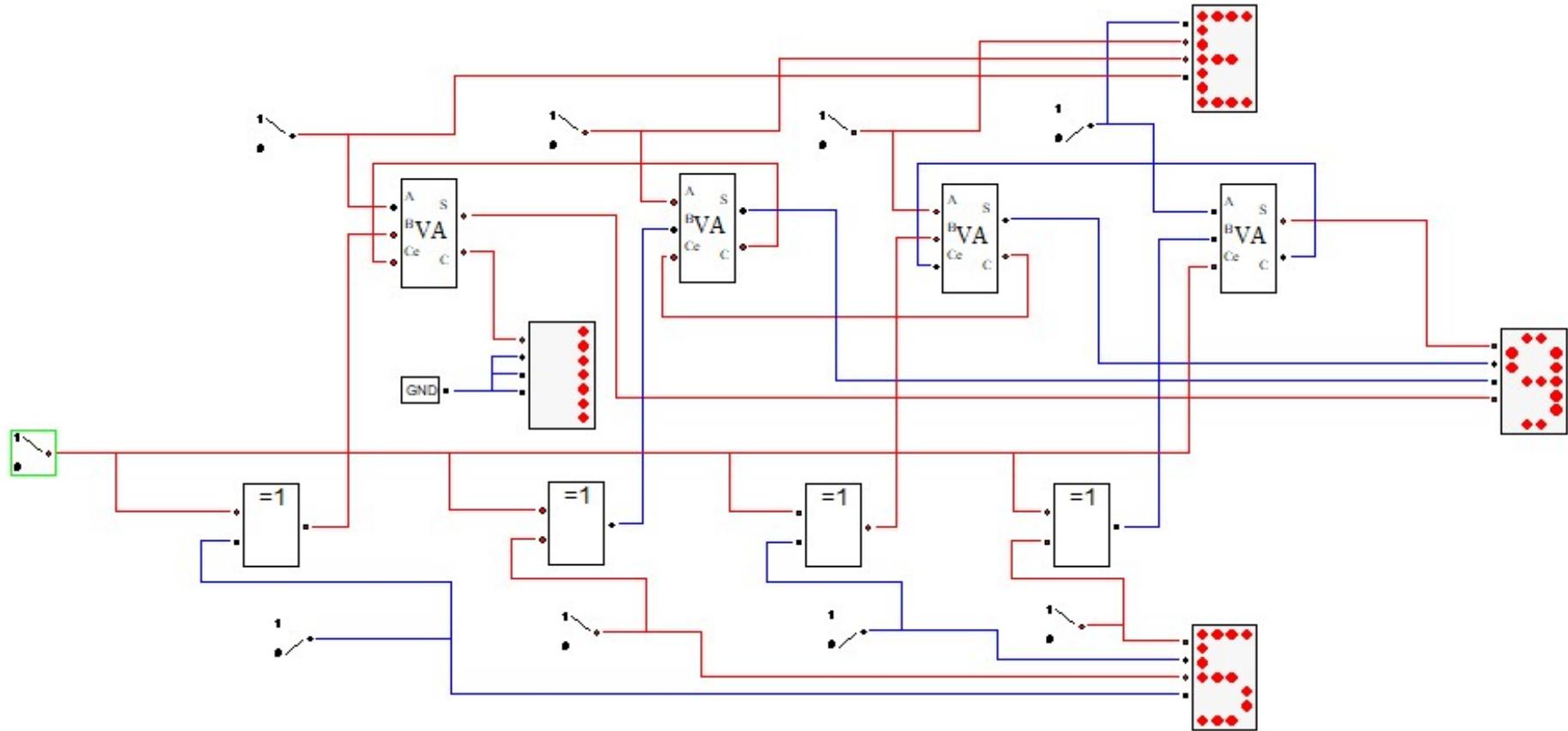


$$\begin{array}{r} \text{Dezimal: } 13 \\ + 11 \\ \hline 24 \end{array}$$

$$\begin{array}{r} \text{Hexadezimal: } 0D \\ + 0B \\ \hline 18 \end{array}$$

$$\begin{array}{r} \text{Dual: } 0000\ 1101 \\ + 0000\ 1011 \\ \hline 0001\ 1000 \end{array}$$

## 4-Bit-Paralleladdier mit Umschaltung auf 4-Bit-Parallelsubtraktion



$$\begin{array}{r} \text{Dezimal: } 14 \\ - 05 \\ \hline 09 \end{array}$$

$$\begin{array}{r} \text{Hexadezimal: } 0E \\ - 05 \\ \hline 09 \end{array}$$

$$\begin{array}{r} \text{Dual: } 0000\ 1110 \\ - 0000\ 0101 \\ \hline 0000\ 1001 \end{array}$$