

## 4-Bit-Dualzähler

Schaltung mit alphanumerischer Anzeige des Zählergebnisses

Anzahl der Zustände:  $2^4$

Zählbereich:  $0 \dots 2^4 - 1$

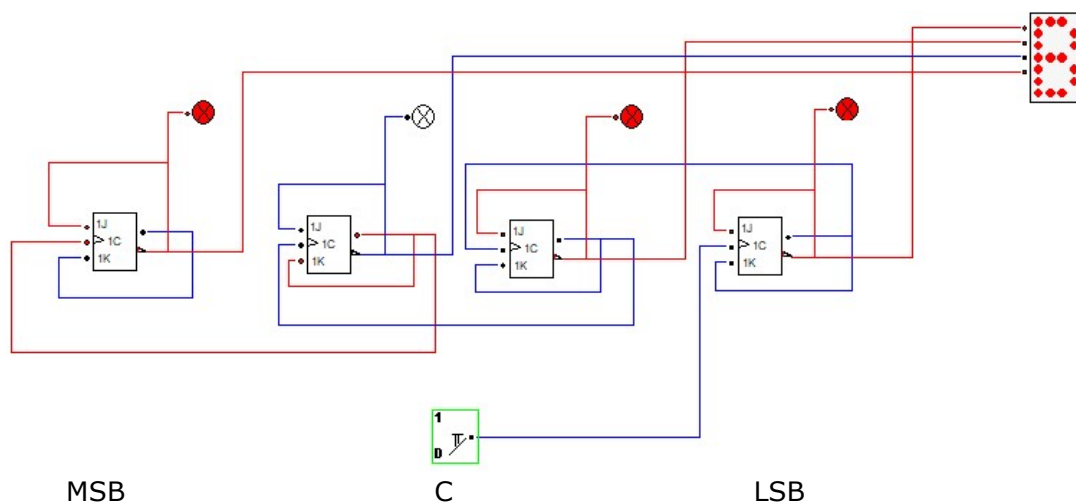
0000	-	1111	(dual)
0	-	F	(hexadezimal)
0	-	15	(dezimal)

Die am Eingang C eintreffenden Taktimpulse werden gezählt.

Beachte:

Bei Triggerung auf der fallenden Taktflanke erfolgt die Anzeige jeweils am Ausgang  $Q$ .

Bei Triggerung auf der steigenden Taktflanke erfolgt die Anzeige jeweils am Ausgang  $\overline{Q}$ .



Hier: Triggerung auf der steigenden Taktflanke, daher werden die Stellen (Bits) der Dualzahl jeweils dem Ausgang  $\overline{Q}$  eines jeden Flip-Flops entnommen.